

Instruções de Movimentação de Dados [RAM Interna]					
hexa	Instrução	Operando	Operação	Tamanho	Tempo
74	MOV	A, #imediato	$A \leftarrow \text{constante}$	2 bytes	1 ciclo
75	MOV	direto, #imediato	$\text{direto} \leftarrow \text{constante}$	3 bytes	2 ciclos
76	MOV	@R0, #imediato	$M[R0] \leftarrow \text{constante}$	2 bytes	1 ciclo
77	MOV	@R1, #imediato	$M[R1] \leftarrow \text{constante}$	2 bytes	1 ciclo
78	MOV	R0, #imediato	$R0 \leftarrow \text{constante}$	2 bytes	1 ciclo
79	MOV	R1, #imediato	$R1 \leftarrow \text{constante}$	2 bytes	1 ciclo
7A	MOV	R2, #imediato	$R2 \leftarrow \text{constante}$	2 bytes	1 ciclo
7B	MOV	R3, #imediato	$R3 \leftarrow \text{constante}$	2 bytes	1 ciclo
7C	MOV	R4, #imediato	$R4 \leftarrow \text{constante}$	2 bytes	1 ciclo
7D	MOV	R5, #imediato	$R5 \leftarrow \text{constante}$	2 bytes	1 ciclo
7E	MOV	R6, #imediato	$R6 \leftarrow \text{constante}$	2 bytes	1 ciclo
7F	MOV	R7, #imediato	$R7 \leftarrow \text{constante}$	2 bytes	1 ciclo
85	MOV	direto, direto	$\text{direto} \leftarrow \text{direto}$	3 bytes	2 ciclos
86	MOV	direto, @R0	$\text{direto} \leftarrow M[R0]$	2 bytes	1 ciclo
87	MOV	direto, @R1	$\text{direto} \leftarrow M[R1]$	2 bytes	1 ciclo
88	MOV	direto, R0	$\text{direto} \leftarrow R0$	2 bytes	1 ciclo
89	MOV	direto, R1	$\text{direto} \leftarrow R1$	2 bytes	1 ciclo
8A	MOV	direto, R2	$\text{direto} \leftarrow R2$	2 bytes	1 ciclo
8B	MOV	direto, R3	$\text{direto} \leftarrow R3$	2 bytes	1 ciclo
8C	MOV	direto, R4	$\text{direto} \leftarrow R4$	2 bytes	1 ciclo
8D	MOV	direto, R5	$\text{direto} \leftarrow R5$	2 bytes	1 ciclo
8E	MOV	direto, R6	$\text{direto} \leftarrow R6$	2 bytes	1 ciclo
8F	MOV	direto, R7	$\text{direto} \leftarrow R7$	2 bytes	2 ciclos
A6	MOV	@R0, direto	$M[R0] \leftarrow \text{direto}$	2 bytes	2 ciclos
A7	MOV	@R1, direto	$M[R1] \leftarrow \text{direto}$	2 bytes	2 ciclos
A8	MOV	R0, direto	$R0 \leftarrow \text{direto}$	2 bytes	2 ciclos
A9	MOV	R1, direto	$R1 \leftarrow \text{direto}$	2 bytes	2 ciclos
AA	MOV	R2, direto	$R2 \leftarrow \text{direto}$	2 bytes	2 ciclos
AB	MOV	R3, direto	$R3 \leftarrow \text{direto}$	2 bytes	2 ciclos
AC	MOV	R4, direto	$R4 \leftarrow \text{direto}$	2 bytes	2 ciclos
AD	MOV	R5, direto	$R5 \leftarrow \text{direto}$	2 bytes	2 ciclos
AE	MOV	R6, direto	$R6 \leftarrow \text{direto}$	2 bytes	2 ciclos
AF	MOV	R7, direto	$R7 \leftarrow \text{direto}$	2 bytes	1 ciclo

Instruções de Movimentação de Dados [RAM Interna]					
hexa	Instrução	Operando	Operação	Tamanho	Tempo
E5	MOV	A, direto	$A \leftarrow \text{direto}$	2 bytes	1 ciclo
E6	MOV	A, @R0	$A \leftarrow M[R0]$	1 byte	1 ciclo
E7	MOV	A, @R1	$A \leftarrow M[R1]$	1 byte	1 ciclo
E8	MOV	A, R0	$A \leftarrow R0$	1 byte	1 ciclo
E9	MOV	A, R1	$A \leftarrow R1$	1 byte	1 ciclo
EA	MOV	A, R2	$A \leftarrow R2$	1 byte	1 ciclo
EB	MOV	A, R3	$A \leftarrow R3$	1 byte	1 ciclo
EC	MOV	A, R4	$A \leftarrow R4$	1 byte	1 ciclo
ED	MOV	A, R5	$A \leftarrow R5$	1 byte	1 ciclo
EE	MOV	A, R6	$A \leftarrow R6$	1 byte	1 ciclo
EF	MOV	A, R7	$A \leftarrow R7$	1 byte	1 ciclo
F5	MOV	direto, A	$\text{direto} \leftarrow A$	2 bytes	1 ciclo
F6	MOV	@R0, A	$M[R0] \leftarrow A$	1 byte	1 ciclo
F7	MOV	@R1, A	$M[R1] \leftarrow A$	1 byte	1 ciclo
F8	MOV	R0, A	$R0 \leftarrow A$	1 byte	1 ciclo
F9	MOV	R1, A	$R1 \leftarrow A$	1 byte	1 ciclo
FA	MOV	R2, A	$R2 \leftarrow A$	1 byte	1 ciclo
FB	MOV	R3, A	$R3 \leftarrow A$	1 byte	1 ciclo
FC	MOV	R4, A	$R4 \leftarrow A$	1 byte	1 ciclo
FD	MOV	R5, A	$R5 \leftarrow A$	1 byte	1 ciclo
FE	MOV	R6, A	$R6 \leftarrow A$	1 byte	1 ciclo
FF	MOV	R7, A	$R7 \leftarrow A$	1 byte	1 ciclo
90	MOV	DPTR, #imediato	$DPTR \leftarrow \text{constante } \{16b\}$	3 bytes	2 ciclos
92	MOV	bit, C	$\text{bit} \leftarrow C$	1 byte	1 ciclo
A2	MOV	C, bit	$C \leftarrow \text{bit } \{1b\}$	1 byte	1 ciclo
A5	reservado.....

Instruções de Movimentação de Dados [RAM Externa]					
hexa	Instrução	Operando	Operação	Tamanho	Tempo
E0	MOVX	A, @DPTR	$A \leftarrow M[DPTR]$	1 byte	1 ciclo
E2	MOVX	A, @R0	$A \leftarrow M[R0]$	1 byte	1 ciclo
E3	MOVX	A, @R1	$A \leftarrow M[R1]$	1 byte	1 ciclo
F0	MOVX	@DPTR, A	$M[DPTR] \leftarrow A$	1 byte	1 ciclo
F2	MOVX	@R0, A	$M[R0] \leftarrow A$	1 byte	1 ciclo
F3	MOVX	@R1, A	$M[R1] \leftarrow A$	1 byte	1 ciclo

Instruções de Movimentação de Código [ROM]					
hexa	Instrução	Operando	Operação	Tamanho	Tempo
83	MOVC	A, @A+PC	$A \leftarrow M[A+PC]$	1 byte	1 ciclo
93	MOVC	A, @A+DPTR	$A \leftarrow M[A+D]$	1 byte	1 ciclo