



**MINISTÉRIO DA EDUCAÇÃO**  
**SECRETARIA DE EDUCAÇÃO PROFISSIONAL E TECNOLÓGICAS**  
**INSTITUTO FEDERAL DE EDUCAÇÃO, CIÊNCIA E TECNOLOGIA DE SANTA CATARINA**  
**CAMPUS ITAJAÍ**  
**PLANO DE ENSINO**

**IDENTIFICAÇÃO**

Unidade Curricular: <b>Eletrônica Digital II</b>	Módulo/Fase: <b>2</b>	CH: <b>72h</b>	Ano: <b>2016-1</b>	Professor: <b>DOUGLAS ARS</b>
Curso: Engenharia Elétrica	Modalidade: <b>Presencial</b>	E-mail: <b>douglas@ifsc.edu.br</b>		

**COMPETÊNCIAS:**

- Identificar e resolver problemas que envolvam a variável tempo, cuja solução seja expressa pela lógica binária e implementada através de circuitos eletrônicos digitais sequenciais.

<b>BASES TECNOLÓGICAS:</b>	<b>CONTEÚDOS PROGRAMÁTICOS</b>	<b>C-H</b>	<b>ESTRATÉGIAS DE ENSINO (teóricas e práticas)</b>	<b>RECURSOS DIDÁTICOS</b>	<b>AValiação</b>
<ul style="list-style-type: none"> <li>Sistemas Digitais sequenciais;</li> <li>Contadores e Registradores;</li> <li>Circuitos Lógicos Sequenciais;</li> <li>Decodificadores e Multiplexadores;</li> <li>Dispositivos de Memória;</li> <li>Introdução aos dispositivos lógicos programáveis.</li> </ul>	<ul style="list-style-type: none"> <li>Flip-flops.</li> <li>Contadores e Registradores.</li> <li>Decodificadores e multiplexadores.</li> <li>Memórias.</li> <li>HDL/VHDL.</li> <li>FPGA.</li> </ul>	<ul style="list-style-type: none"> <li>20h</li> <li>20h</li> <li>8h</li> <li>8h</li> <li>8h</li> <li>8h</li> </ul>	<p>Todo o conteúdo das aulas e material de apoio será disponibilizado na wiki da disciplina. É de responsabilidade do aluno o acesso à internet. No caso de impossibilidade, o aluno deve solicitar o material impresso ou por outro meio.</p>	<ul style="list-style-type: none"> <li>Quadro.</li> <li>Retroprojektor.</li> <li>Microcomputador.</li> <li>Simuladores.</li> <li>Slides.</li> <li>Laboratório com bancada digital.</li> <li>WiKi.</li> </ul>	<p>Três avaliações teóricas (AT1, AT2 e AT3) discursivas/objetivas individuais, cuja nota pode variar de 1 a 10 inteiros. E uma avaliação prática de laboratório (AP1), que pode ser em equipe, e que também será avaliado com uma nota de 1 a 10. A nota final será calculada pela média aritmética das quatro avaliações. No final, os alunos que tiverem média menor que 6 (seis), farão a recuperação (REC) teórica. Essa nota substituirá a nota final.</p>

Introdução à linguagem de descrição de hardware e FPGAs.					
<b>REFERÊNCIAS BIBLIOGRÁFICAS</b>					
<ul style="list-style-type: none"> <li>• <b>Básica:</b> <ol style="list-style-type: none"> <li>1. TOCCI, Ronald J.; WIDMER N. S.; GREGOGRY L. M. <b>Sistemas digitais: princípios e aplicações.</b> São Paulo: Prentice Hall, 2003.</li> <li>2. IDOETA, I. V. e CAPUANO, F. G. <b>Elementos de eletrônica digital.</b> São Paulo: Érica, 2003.</li> <li>3. BIGNELL, J. W.; DONAVAN, R. <b>Eletrônica Digital.</b> 1.ed. São Paulo: Cengage, 2010.</li> </ol> </li> </ul>					
<ul style="list-style-type: none"> <li>• <b>Complementar:</b> <ol style="list-style-type: none"> <li>1. ERCEGOVAC M. <i>et al.</i> <b>Introdução aos Sistemas Digitais.</b> Porto Alegre: Bookman, 2000.</li> <li>2. PEDRONI, Volnei A. <b>Eletrônica moderna e VHDL.</b> Rio de Janeiro: Elsevier, 2010.</li> </ol> </li> </ul>					