



MINISTÉRIO DA EDUCAÇÃO
SECRETARIA DE EDUCAÇÃO PROFISSIONAL E TECNOLÓGICAS
INSTITUTO FEDERAL DE EDUCAÇÃO, CIÊNCIA E TECNOLOGIA DE SANTA CATARINA
CAMPUS ITAJAÍ
PLANO DE ENSINO

IDENTIFICAÇÃO

Unidade Curricular: Eletrônica Digital II	Módulo/Fase: 2	CH: 80h	Ano: 2016-2	Professor: DOUGLAS ARS
Curso: Engenharia Elétrica	Modalidade: Presencial	E-mail: douglas@ifsc.edu.br		

COMPETÊNCIAS:

- Identificar e resolver problemas que envolvam a variável tempo, cuja solução seja expressa pela lógica binária e implementada através de circuitos eletrônicos digitais sequenciais.

BASES TECNOLÓGICAS:	CONTEÚDOS PROGRAMÁTICOS	C-H	ESTRATÉGIAS DE ENSINO (teóricas e práticas)	RECURSOS DIDÁTICOS	AValiação
<ul style="list-style-type: none"> Sistemas Digitais sequenciais; Contadores e Registradores; Circuitos Lógicos Sequenciais; Decodificadores e Multiplexadores; Dispositivos de Memória; Introdução aos dispositivos lógicos programáveis. 	- Flip-flops.	20h	Todo o conteúdo das aulas e material de apoio será disponibilizado na wiki da disciplina. É de responsabilidade do aluno o acesso à internet. No caso de impossibilidade, o aluno deve solicitar o material impresso ou por outro meio.	Quadro. Retroprojektor. Microcomputador. Simuladores. Slides. Laboratório com bancada digital. WiKi.	Três avaliações teóricas (AT1, AT2 e AT3) discursivas/objetivas individuais, cuja nota pode variar de 1,0 a 10,0 (arredondado à primeira decimal). E uma avaliação prática de laboratório (AP1), que pode ser em equipe, e que também será avaliado com uma nota de 1,0 a 10,0 (arredondado à primeira decimal). A nota final será calculada pela média aritmética das quatro avaliações e será inteira. No final, os alunos que tiverem média menor que 6 (seis), farão a recuperação (REC) teórica. Em sendo maior,
	- Contadores e Registradores.	20h			
	- Decodificadores e multiplexadores.	8h			
	- Memórias.	8h			
	- HDL/VHDL.	8h			
- FPGA.	8h				

Introdução à linguagem de descrição de hardware e FPGAs.					essa nota (REC) substituirá a nota final.
REFERÊNCIAS BIBLIOGRÁFICAS					
<ul style="list-style-type: none"> • Básica: <ol style="list-style-type: none"> 1. TOCCI, Ronald J.; WIDMER N. S.; GREGOGRY L. M. Sistemas digitais: princípios e aplicações. São Paulo: Prentice Hall, 2003. 2. IDOETA, I. V. e CAPUANO, F. G. Elementos de eletrônica digital. São Paulo: Érica, 2003. 3. BIGNELL, J. W.; DONAVAN, R. Eletrônica Digital. 1.ed. São Paulo: Cengage, 2010. 					
<ul style="list-style-type: none"> • Complementar: <ol style="list-style-type: none"> 1. ERCEGOVAC M. <i>et al.</i> Introdução aos Sistemas Digitais. Porto Alegre: Bookman, 2000. 2. PEDRONI, Volnei A. Eletrônica moderna e VHDL. Rio de Janeiro: Elsevier, 2010. 					