



Atividade: Lista de Exercícios 02

Data: 12/09/2016

Disciplina: MIC29004 Microprocessadores

Prof.: Clayrton Henrique

Aluno(a): _____

Módulo/Fase: 4ª

Lista de Exercícios 1

1. Construa um diagrama em blocos para uma memória 2 x 2 bits utilizado-se de **Flip Flop Tipo D**. Deixe bem definidos os barramentos de controle, endereço e dados. Insira os principais terminais de controle encontrados em uma memória RAM¹.
2. A partir da memória anterior, expandi-la para uma memória de 4 x 4 bits.
3. Defina o que é uma unidade de alocação de memória?
4. Sabendo-se que um dispositivo de armazenamento possui capacidade total de 4Mbits, sendo seu barramento de dados é de 8 bits, responda as seguintes questões sobre este dispositivo:
 - a) Quantos bits de endereço este dispositivo possui?
 - b) Qual a capacidade de armazenamento?
 - c) Quantas palavras ele possui?
 - d) Qual é o tamanho de uma palavra armazenada?
 - e) Considerando-se uma RAM, quais informações são disponível no caminho de dados no ciclo de leitura?
 - f) Considerando-se uma ROM, quais informações são disponível no caminho de dados no ciclo de escrita?
5. Qual(is) dos itens a seguir é(são) responsabilidade(s) da Unidade Lógica e Aritmética?

<input type="checkbox"/> Clock	<input type="checkbox"/> Write Enable	<input type="checkbox"/> Processamento	<input type="checkbox"/> Barramento de Endereço
<input type="checkbox"/> Barramento de Dados	<input type="checkbox"/> Chip Select	<input type="checkbox"/> Barramento de Endereço	<input type="checkbox"/> Multiplexação

Avisos

1. Vide Datasheet RAM 74LS89 na Wiki.
2. Esta atividade é de caráter individual.
3. Responda a todas as questões de forma direta e objetiva.
4. Atividade deve ser entregue, **impressa**, dia 19/09/16 no início da aula.