

Circuito: Dois amplificadores emissor comum linearizado conectados em cascata.

PROJETOS / DADOS	1	2	3	4	5	6	7	8	9	10
Equipes	Ernani Letícia	Marcus Thiago	Flávia Elton	Jean Tamara	Bruno Gustavo	Danilo Leonan	Kristhine Kathar.	x	x	x
Freq [Hz]	1.000	750	600	400	2.000	2.500	3.000	2.500	2.000	1.800
R_L [ohm]	820	680	1000	680	820	1000	680	820	1000	680
V_{CC} [V]	18	15	14	12	12	9	18	16	14	12
I_{CC} [mA]	16	10	12	25	18	10	12	18	20	15
ei [mV] pico	20	25	30	35	40	25	30	25	25	30
R_S [ohm]	50	50	50	50	50	50	50	50	50	50
Ganho [ei/vo]	110	80	70	60	50	75	70	80	75	70

ETAPAS:

1- PROJETO:

- 1.1- Escolha do transistor
- 1.2- Cálculo dos resistores de polarização
- 1.3- Análise CC e CA e retas de carga
- 1.4- Circuito equivalente CA
- 1.5- Cálculo da tensão de saída
- 1.6- Cálculo dos capacitores

2- SIMULAÇÃO:

- 2.1- Apresentação do circuito
- 2.2- Indicação dos pontos de operação (CC)
- 2.3- Formas de onda de entrada e saída (CA)
- 2.4- Determinação das frequências de corte inferior e superior

3- MONTAGEM:

- 3.1- Montar o circuito em matriz de contato e depois soldar em uma PCI
- 3.2- Apresentação do circuito
- 3.3- Medição dos pontos de operação (CC)
- 3.4- Medição das formas de onda de entrada e saída (CA)
- 3.5- Determinação da frequência de corte inferior

4- CONCLUSÕES:

- 4.1- Comparar os valores calculados com os obtidos por simulação
- 4.2- Comparar os valores calculados com os obtidos na prática
- 4.3- Comentar sobre dificuldades encontradas e resultados

Transistores disponíveis no almoxarifado:

Código	V _{CEmáx} [V]	I _{Cmáx} [mA]	V _{BE} [V]	Beta típico
BC546B	65	100	0,7	150
BC548B	30	100	0,7	180
BC548C	30	100	0,7	300
BC549B	30	100	0,7	200