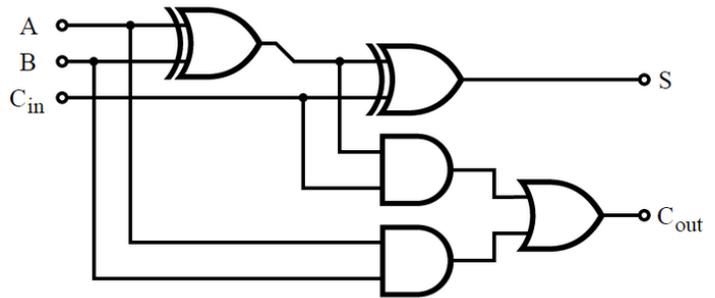


Laboratório 2

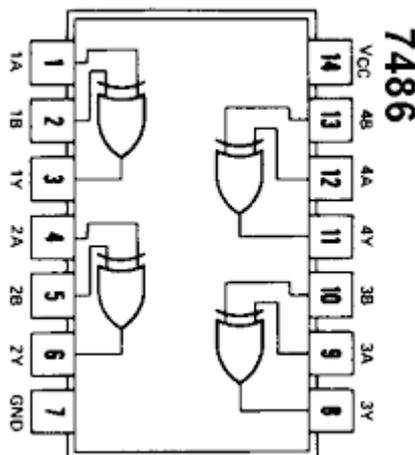
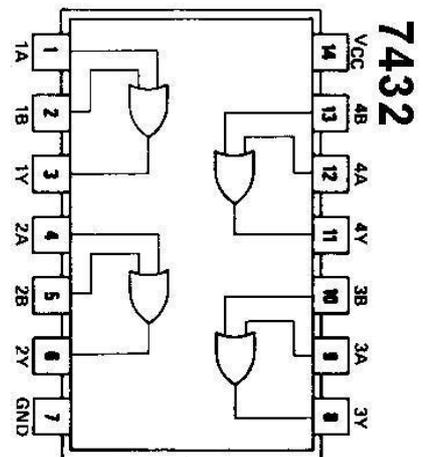
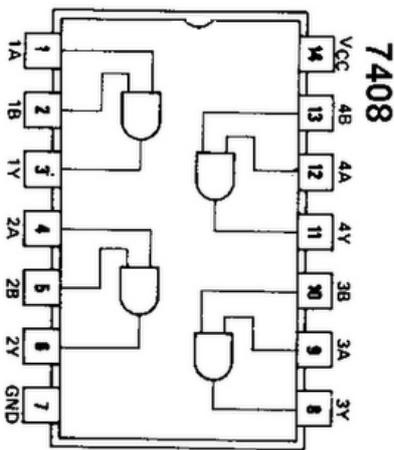
Um circuito somador de dois bits (half-adder) é um circuito combinatório que tem duas entradas, A e B, e produz duas saídas: o bit soma S e o bit de transporte C_{out} . Para se obter um somador de números em binário completo (full-adder) é necessário considerar um somador de dois bits A e B e um transporte C_{in} que produza um bit soma S e um transporte C_{out} . A Figura abaixo mostra um esquema para o circuito somador de 3 bits.

1) Complete a tabela verdade:

A	B	C_{in}	$A(+)$ B	S	C_{out}
0	0	0			
0	0	1			
0	1	0			
0	1	1			
1	0	0			
1	0	1			
1	1	0			
1	1	1			



2) Faça as ligações necessárias nas portas lógicas abaixo para realizar o circuito do somador:



Chaves (entradas):

- A ●
- B ●
- C_{in} ●

LEDs (saídas):

- S (soma)
- C_{out} (vai um)